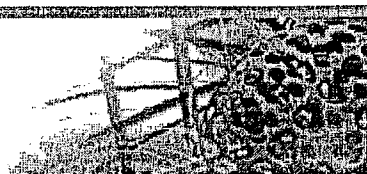




STATE INTELLECTUAL PROPERTY OFFICE OF THE P.R.C

[HOME](#)[ABOUT SIPO](#)[NEWS](#)[LAW& POLICY](#)[SPECIAL TOPIC](#)[CHINA IP NEWS](#)[>>\[Patent Search\]](#)

Title: Sharing idled processor execution resources			
Application Number:	200580003909	Application Date:	2005.01.14
Publication Number:	1914593	Publication Date:	2007.02.14
Approval Pub. Date:		Granted Pub. Date:	
International Classification:	G06F9/38;G06F9/46		
Applicant(s) Name:	Intel Corp.		
Address:			
Inventor(s) Name:	Yamada Koichi;Kay Allen		
Attorney & Agent:	yan shen		
Abstract			
A processor includes a plurality of logical processors, and an instruction set, the instruction set including one or more instructions which when executed by a first logical processor, cause the first logical processor to make a processor execution resource previously reserved for the first processor available to a second processor in the plurality of processors in response to the first logical processor being scheduled to enter an idle state.			

[Close](#)

Copyright © 2007 SIPO. All Rights Reserved

[19] 中华人民共和国国家知识产权局



[12] 发明专利申请公布说明书

[21] 申请号 200580003909.1

[51] Int. Cl.

G06F 9/38 (2006.01)

G06F 9/46 (2006.01)

[43] 公开日 2007 年 2 月 14 日

[11] 公开号 CN 1914593A

[22] 申请日 2005.1.14

[21] 申请号 200580003909.1

[30] 优先权

[32] 2004. 2. 4 [33] US [31] 10/772,750

[86] 国际申请 PCT/US2005/001281 2005.1.14

[87] 国际公布 WO2005/078575 英 2005.8.25

[85] 进入国家阶段日期 2006.8.2

[71] 申请人 英特尔公司

地址 美国加利福尼亚州

[72] 发明人 K·山田 艾伦·凯

[74] 专利代理机构 北京嘉和天工知识产权代理事务
所

代理人 严 慎

权利要求书 4 页 说明书 3 页 附图 3 页

[54] 发明名称

共享已空闲的处理器执行资源

[57] 摘要

处理器包括多个逻辑处理器, 以及指令集, 所述指令集包括一条或更多条指令, 当所述指令被第一逻辑处理器执行时, 所述指令响应于第一逻辑处理器被调度进入空闲状态, 导致第一逻辑处理器使之前为第一处理器保留的处理器执行资源对所述多个逻辑处理器中的第二处理器可用。

1. 一种方法，包括：

在多个处理器共享处理器执行资源的基于处理器的系统中，响应于所述多个处理器中的第一处理器被调度进入空闲状态，使之前为所述第一处理器保留的处理器执行资源对所述多个处理器中的第二处理器可用。

2. 如权利要求 1 所述的方法，还包括响应于所述第一处理器被调度去执行任务，为所述第一处理器保留所述处理器执行资源。

3. 如权利要求 2 所述的方法，其中所述多个处理器中的每一个是所述基于处理器的系统中的逻辑处理器。

4. 如权利要求 3 所述的方法，其中所述第一处理器被调度进入空闲状态还包括所述第一处理器执行请求所述第一处理器进入空闲状态的处理器指令。

5. 如权利要求 4 所述的方法，其中使之前为所述第一处理器保留的所述处理器执行资源对第二处理器可用的操作还包括将所述处理器执行资源释放到从所述第二处理器可访问的处理器执行资源的公共池。

6. 如权利要求 5 所述的方法，其中所述第一处理器被调度去执行任务还包括所述第一处理器接收唤醒信号。

7. 如权利要求 6 所述的方法，其中之前为所述第一处理器保留的所述处理器执行资源还包括之前静态地分配给所述第一处理器的所述处理器执行资源；并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括解除分配所述处理器执行资源。

8. 如权利要求 6 所述的方法，其中之前为所述第一处理器保留的所述处理器执行资源还包括之前由所述第一处理器锁定的所述处理器执行资源；并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括所述第一处理器解锁所述处理器执行资源。

9. 如权利要求 6 所述的方法，其中处理器执行资源的所述公共池包括翻译后备缓冲区，并且所述处理器执行资源是来自所述翻译后备缓冲区的翻译缓存项。

10. 一种处理器，包括：

多个逻辑处理器；以及

指令集，所述指令集包括一条或多条指令，当所述指令被第一逻辑处理器执行时，所述指令响应于所述第一逻辑处理器被调度进入空闲状态，导致所述第一逻辑处理器使之前

为所述第一处理器保留的处理器执行资源对所述多个处理器中的第二处理器可用。

11. 如权利要求 10 所述的处理器，其中所述第一逻辑处理器被调度进入空闲状态还包括所述第一处理器执行请求所述第一逻辑处理器进入空闲状态的处理器指令。

12. 如权利要求 11 所述的处理器，其中导致所述第一逻辑处理器使之前为所述第一逻辑处理器保留的所述处理器执行资源对第二逻辑处理器可用的操作还包括将所述处理器执行资源释放到从所述第二逻辑处理器可访问的处理器执行资源的公共池。

13. 如权利要求 12 所述的处理器，其中之前为所述第一逻辑处理器保留的所述处理器执行资源还包括之前静态地分配给所述第一逻辑处理器的所述处理器执行资源；并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括解除分配所述处理器执行资源。

14. 如权利要求 12 所述的处理器，其中之前为所述第一逻辑处理器保留的所述处理器执行资源还包括之前静态地分配给所述第一逻辑处理器的所述处理器执行资源；并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括所述第一处理器解锁所述处理器执行资源。

15. 一种系统，包括：

处理器，所述处理器包括

多个逻辑处理器；以及

指令集，所述指令集包括一条或多条指令，当所述指令被第一逻辑处理器执行时，所述指令响应于所述第一逻辑处理器被调度进入空闲状态，导致所述第一逻辑处理器使之前为所述第一处理器保留的处理器执行资源对所述多个处理器中的第二处理器可用；

固件，所述固件调度所述第一逻辑处理器进入空闲状态；以及

将所述固件和所述处理器互连的总线。

16. 如权利要求 15 所述的系统，其中所述第一逻辑处理器被调度进入空闲状态还包括所述第一处理器执行请求所述第一逻辑处理器进入空闲状态的处理器指令。

17. 如权利要求 16 所述的系统，其中导致所述第一逻辑处理器使之前为所述第一逻辑处理器保留的所述处理器执行资源对第二逻辑处理器可用的操作还包括将所述处理器执行资源释放到从所述第二逻辑处理器可访问的处理器执行资源的公共池。

18. 如权利要求 17 所述的系统，其中之前为所述第一逻辑处理器保留的所述处理器执行资源还包括之前静态地分配给所述第一逻辑处理器的所述处理器执行资源；并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括解除分配所述处理器执行资源。

19. 如权利要求 17 所述的系统, 其中之前为所述第一逻辑处理器保留的所述处理器执行资源还包括之前静态地分配给所述第一逻辑处理器的所述处理器执行资源; 并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括所述第一处理器解锁所述处理器执行资源。

20. 一种具有储存在其上的数据的机器可访问介质, 当所述数据被机器访问时, 所述数据导致所述机器执行方法, 所述方法包括:

在多个处理器共享处理器执行资源的基于处理器的系统中, 响应于所述多个处理器中的第一处理器被调度进入空闲状态, 使之前为所述第一处理器保留的处理器执行资源对所述多个处理器中的第二处理器可用。

21. 如权利要求 20 所述的机器可访问介质, 还包括响应于所述第一处理器被调度去执行任务, 为所述第一处理器保留所述处理器执行资源。

22. 如权利要求 21 所述的机器可访问介质, 其中所述多个处理器中的每一个是所述基于处理器的系统中的逻辑处理器。

23. 如权利要求 22 所述的机器可访问介质, 其中所述第一处理器被调度进入空闲状态还包括所述第一处理器执行请求所述第一处理器进入空闲状态的处理器指令。

24. 如权利要求 23 所述的机器可访问介质, 其中使之前为所述第一处理器保留的所述处理器执行资源对第二处理器可用的操作还包括将所述处理器执行资源释放到从所述第二处理器可访问的处理器执行资源的公共池。

25. 如权利要求 24 所述的机器可访问介质, 其中所述第一处理器被调度去执行任务还包括所述第一处理器接收唤醒信号。

26. 如权利要求 25 所述的机器可访问介质, 其中之前为所述第一处理器保留的所述处理器执行资源还包括之前静态地分配给所述第一处理器的所述处理器执行资源; 并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括解除分配所述处理器执行资源。

27. 如权利要求 25 所述的机器可访问介质, 其中之前为所述第一处理器保留的所述处理器执行资源还包括之前由所述第一处理器锁定的所述处理器执行资源; 并且其中将所述处理器执行资源释放到处理器执行资源的公共池的操作还包括所述第一处理器解锁所述处理器执行资源。

28. 如权利要求 25 所述的机器可访问介质, 其中所述处理器执行资源的公共池包括

翻译后备缓冲区，并且所述处理器执行资源是来自所述翻译后备缓冲区的翻译缓存项。

共享已空闲的处理器执行资源

背景

在图 1a 中描述的处理器高级视图中，处理器被概念化为由两个组件组成，第一个实现处理器的体系结构状态（举例来说，例如它的寄存器和程序计数器），并且第二个由处理器执行资源（举例来说，例如翻译后备缓冲区（Translation Lookaside Buffer, TLB））组成。

如图 1b 所描述的，在一类基于多处理技术处理器的系统中，多个物理处理器通过总线系统互连，并且每个物理处理器维持在硬件上的单独的体系结构状态以及在硬件上的处理器执行资源的单独的集合。在调度这样的系统的每个处理器去执行不同线程的线程调度情形（scenario）中，当出现下列情况时可能发生一实例：系统中的处理器中的一个已经空闲，因为它正在系统中较慢的设备（例如硬盘驱动器）上等待，或者因为它当前未被调度去执行线程。在该实例中，处理器和它的执行资源的全部也是空闲的，并且对系统的其他处理器是不可用的。

在例如图 1c 中描述的另一类基于处理器的系统中，为多个逻辑处理器维持在处理器硬件上的单独的体系结构状态的硬件处理器却可以具有单一的处理器核心流水线（core pipeline），所述处理器核心流水线由逻辑处理器以及单个集合的处理器执行资源（包括由逻辑处理器共享的 TLB）共享。其中，这样的处理器体系结构可以用具有超线程技术的 Intel® Xeon™ 处理器来举例说明，并且这样的处理器体系结构在本领域是公知的。

在这样的逻辑多处理技术系统中，线程调度器可以调度不同的线程以在逻辑处理器中的每一个上执行，因为每个逻辑处理器以与所有其他逻辑处理器分开的方式维持其体系结构状态。当操作系统线程调度器使得逻辑处理器空闲或者逻辑处理器正在等待来自慢储存设备的数据时，逻辑处理器可以或者执行空闲任务（典型地为紧凑循环（tight loop）），并且周期性地检查中断；或者它可以挂起其活动并且等待某个类型的唤醒信号来恢复线程的执行。

与处理器执行资源在物理上是分开的多处理技术系统形成对照，在这类逻辑多处理技术系统中，当这样的系统中的多个逻辑处理器中的一个为空闲时，未被已空闲的逻辑处理器使用的动态分配的处理器执行资源对当前正为用户或系统执行线程的其他逻辑处理器可以是可用的。

然而，可以为逻辑处理器保留逻辑多处理技术系统中的处理器执行资源。这可以以不同的方式来进行。对于一个实施例，逻辑处理器可以锁定动态分配的处理器执行资源（例

如来自 TLB 的翻译寄存器 (TR))，从而使它对其他逻辑处理器不可用。在另一实例中，逻辑处理器可以是静态分配的处理器执行资源 (例如 TC)，并且因此这些静态分配的资源可能对其他逻辑处理器不可用。即使在资源保留所针对的逻辑处理器为空闲之后，这些保留的 (reserved) 资源通常仍然对其他逻辑处理器不可用。因此，在逻辑处理器处于空闲时，由逻辑处理器锁定的 TR 通常仍然被所述逻辑处理器锁定；并且，在逻辑处理器处于空闲时，分配给逻辑处理器的静态分配的 TC 仍然被静态地分配给所述逻辑处理器。

附图简要说明

图 1 描述不同类型的处理器体系结构的高级视图。

图 2 是在一个实施方案中的处理的流程图。

图 3 描述在一个实施方案中的基于处理器的系统。

详细说明

在一个实施方案中，处理的发生如图 2 中的高级流程图中所示。在附图中，两个逻辑处理器，处理器 1 (200) 和处理器 2 (205)，正在执行由包括线程调度器 210 的操作系统调度的线程。在 215 中，例如，由于线程的终止或页错误，处理器 1 从执行线程中切换出来，并且返回线程调度器。如果不再为该逻辑处理器调度任务 (220)，那么处理器执行空闲序列 (225-230)。首先，逻辑处理器放弃由逻辑处理器持有的 (held) 任何保留的处理器执行资源 (225)，将它们释放到公共池 260。因此，例如，处理器 1 可以将翻译缓存项或翻译缓存寄存器返回到翻译后备缓冲区中的寄存器通用池。

在不同的实施方案中，在步骤 225 中的处理可以不同。在一些实施方案中，被释放的以排他方式持有的资源可以是动态分配的资源，并且之前已经被处理器 1 锁定。在这样的实施方案中，在步骤 225，逻辑处理器解锁所述资源并由此使得其对其他逻辑处理器可用。在另一个实施方案中，以排他方式持有的资源可能之前已经被静态地分配给了处理器 1。在这样的实施方案中，在步骤 225，静态分配的资源被解除分配，并且被返回到动态分配的资源池 260。

在处理器 1 进入空闲状态 (例如在本实施方案中的挂起状态 230) 后，通过例如中断 235 的唤醒信号可以请求执行新的或被恢复的线程。在其他实施方案中，处理器可以进入空闲任务循环而不是进入在 230 中描述的挂起，并且周期性地检查中断。

在唤醒信号之后，通过按需将以排他方式保留的资源锁定到或者静态地分配给它自身，逻辑处理器重新获得以排他方式保留的资源 (240)。逻辑处理器随后切换到要引入的 (incoming) 线程，并且继续该线程的执行 (245)。

在挂起或空闲状态之前，由处理器 1 在 225 中释放的资源对于另一个例如处理器 2

(205) 的逻辑处理器成为可用的, 所述处理器 2 (205) 执行例如被描述的用户线程 250 的线程。这些资源随后可以在线程的执行期间 (255) 按需从共享的处理器执行资源的池动态地分配给逻辑处理器。

图 3 描述在一个实施方案中的基于处理器的系统, 其中所述逻辑处理器被实现为处理器 300 的一部分。在逻辑处理器上执行的程序被储存在通过总线系统 320 以连接方式耦合到处理器的存储器 340 中。存储器可以包括储存固件的非易失性存储器部分 (section), 所述固件包括基本上如上所述地执行处理的线程调度器。

许多其他的实施方案是可能的。例如, 尽管上面的描述将其自身限制到逻辑处理器, 但是, 类似的处理可以适用于共享任何公共的执行资源的物理上分开的多处理器。在这样的实施方案中, 实现了逻辑和物理多处理技术的混合方案, 其中单独的体系结构状态和一些执行资源在硬件上是分开的, 但是其他的执行资源在硬件上是共享的, 并且可以使用类似于在图 2 中描述的处理来释放。在一些实施方案中, 上面谈到的线程调度器可以形成驻留在如图 3 中描述的非易失性存储器中的固件的一个组件, 而在其他实施方案中, 它可以是储存在处理器可访问的盘介质上的操作系统软件的一部分。在一些实施方案中, 被采取来释放和保留处理器执行资源的动作可以直接在硬件上实现, 并且附属于处理器的指令执行系统, 而在其他的实施方案中, 它们可以是被处理器所采取的作为一个或更多个指令的执行的一部分。在一些实施方案中, 共享的执行资源可以包括与 TLB 无关的专用寄存器。实施方案不限于两个处理器, 三个或更多个处理器可以共享执行资源并且执行类似于上面描述的处理。

与所要求保护的主体相一致的实施方案可以作为包括机器可读介质的计算机程序产品来提供, 所述机器可读介质具有储存在其上的数据, 当所述数据被机器访问时, 所述数据可以导致机器执行根据所要求保护的主体进行处理。机器可读介质可以包括软盘、光盘、DVD-ROM 盘、DVD-RAM 盘、DVD-RW 盘、DVD+RW 盘、CD-R 盘、CD-RW 盘、CD-ROM 盘以及磁光盘、ROM、RAM、EPROM、EEPROM、磁或光卡、闪存或适于储存电子指令的其他类型的介质/机器可读介质, 但不限于此。此外, 实施方案还可以作为计算机程序产品被下载, 其中所述程序可以通过在载波或其他传播介质中具体实施的数字信号的方式经由通信链路 (例如调制解调器或网络连接) 从远程计算机传输到请求的计算机。

所述方法中的许多方法是以它们最基本的形式来描述的, 但是可以从所述方法中的任何一个添加或删除步骤, 并且可以从被描述的教导中的任一个增加或减少信息, 而不背离所要求保护的主体基本范围。很明显的, 对于本领域技术人员, 可以做出许多进一步的修改和改动。提供特定的实施方案不是为了限制本发明而是为了举例来说明它。要求保护的主体范围不是由上面提供的具体实施例来确定, 而是仅仅由所附的权利要求书来确定。

